

California Micro Devices 推出用於手機的 Praetorian(R) III LC 濾波器架構

以成本更低的架構為高速資料介面提供更優質的 EMI 濾波

美通社加州米爾皮塔斯 6 月 30 日電

California Micro Devices (Nasdaq: CAMD) (簡稱“CMD”) 今天宣佈推出其用於手機的第三代 Praetorian III LC 濾波器架構。Praetorian III 產品為濾波器性能樹立了新的基準，以較 Praetorian I 產品更低的成本(相當於最近推出的 Praetorian II 系列產品的成本)提供了更高的性能。基於創新的耦合電感設計，CMD 的 Praetorian III 架構提供感應水準較高以及電容水準較低的濾波器。這使得濾波器設計可提供較同類競爭產品更高的衰減水準以及更高的信號完整性。

高頻寬資料介面的增長

基於 Praetorian III 架構的產品能夠滿足如今先進的手機設計(包括高解析度彩色液晶顯示幕、照相機以及移動存儲介面)中最具挑戰性的 EMI(電磁干擾)濾波器與 ESD(靜電放電)保護需求。iSuppli Corporation 無線通訊部門分析師 Tina Teng 評論說：“功能手機和智慧手機消費需求的增長預計將推動未來幾年內手機數量的大幅度增長。據 iSuppli 預測，從 2008 年到 2011 年，這兩類手機數量的複合年增長率將達到 9.3%，而整個手機市場的複合年增長率將僅為 6.0%。能夠滿足高解析度顯示幕和照相機以及高密度移動記憶體應用需求的產品必將能夠從預計的需求增長中獲益。”

Praetorian III 架構

Praetorian III 架構採用了六極 pi 型濾波器拓撲結構，提供高水準的截止頻率和衰減水準以及高達 15kV 接觸放電的強大 ESD 保護(符合 IEC 61000-4-2 二級標準)。利用可用晶片領域更高值電感的優勢，Praetorian III 架構使得更低值電容器的使用成爲了現實，從而實現了輸入電容低至 10pF 的濾波器設計，顯著提高了信號完整性。耦合電感器的緊湊型尺寸還使 Praetorian III 濾波器設計能夠適用於引腳中心距爲 0.4mm 的小尺寸 uDFN 封裝以及晶片級封裝。

CMD 行銷副總裁 Kyle Baker 表示：“由於高頻寬資料應用的增長，尋求一種低通道電容濾波解決方案已經成爲那些擔心信號完整性不能維持的手機設計工程師所關心的重要問題。Praetorian III 產品爲這些應用提供了一個理想的解決方案，以更低的價格提供了業界領先的性能。”基於 Praetorian III 架構的新產品將於第三季度出樣。

California Micro Devices 簡介

California Micro Devices Corporation 是面向手機、數碼消費電子和個人電腦市場提供專用類比與混合信號半導體產品的領先供應商。該公司主要產品包括用於手機、數位電視等數碼消費電子以及個人電腦的保護設備以及用於手機顯示器的類比與混合信號積體電路(IC)。垂詢公司與產品詳情，請登陸 <http://www.cmd.com>。

Praetorian 是 California Micro Devices Corporation 的註冊商標。其他所有商標均是其各自所有者的財產。

消息來源 California Micro Devices

-0- 06/30/2008

/連絡人：California Micro Devices 媒體部的 Richard Haas，電話：+1-408-934-3108，電郵：richardh@cmd.com /

/網址：<http://www.cmd.com> /
(CAMD)